

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 09-232074

(43)Date of publication of application : 05.09.1997

(51)Int.Cl.

H05B 33/08

(21)Application number : 08-038393

(71)Applicant : PIONEER ELECTRON CORP

(22)Date of filing : 26.02.1996

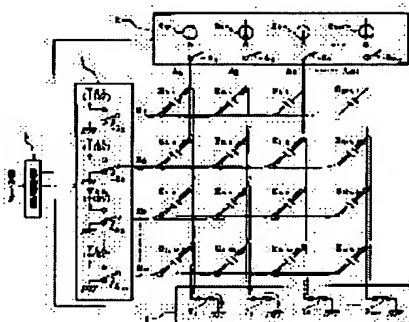
(72)Inventor : OKUDA YOSHIYUKI
ISHIZUKA SHINICHI

(54) DRIVING METHOD OF LIGHT EMITTING ELEMENT

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a driving method and a driving device of light emitting elements by which rising speed up to emitting the light from voltage impression can be quickened and high speed scanning can be performed and size reduction in a driving source can be attained.

SOLUTION: This driving method of a light emitting element is composed of a simple matrix driving system constituted in such a way that light emitting elements E1.1 to E256.64 are connected to respective intersectional positions of anode rays A1 to A256 and cathode rays B1 to B64 arranged in a matrix shape, and either one side of the anode rays and the cathode rays is set as scanning lines, and the other side is set as drive lines, and the light emitting elements connected to intersectional positions of the scanning lines and the drive lines are made to emit the light by connecting a drive source to a desired drive line in synchronism with the scanning while scanning the scanning lines in a prescribed period. At switching time to the next scanning line, all the scanning lines B1 to B64 are once connected to reset voltage 0V (or Vcc) composed of the same electric potential.



LEGAL STATUS

[Date of request for examination] 20.02.2003

[Date of sending the examiner's decision of rejection] 16.09.2003

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection] 2003-20129

[Date of requesting appeal against examiner's decision of rejection] 16.10.2003

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平9-232074

(43)公開日 平成9年(1997)9月5日

(51)Int.Cl.⁶

H 0 5 B 33/08

識別記号

庁内整理番号

F I

H 0 5 B 33/08

技術表示箇所

審査請求 未請求 請求項の数4 O L (全 21 頁)

(21)出願番号 特願平8-38393

(22)出願日 平成8年(1996)2月26日

(71)出願人 000005016

バイオニア株式会社

東京都目黒区目黒1丁目4番1号

(72)発明者 奥田 義行

埼玉県鶴ヶ島市富士見6丁目1番1号

バイオニア株式会社総合研究所内

(72)発明者 石塚 真一

埼玉県鶴ヶ島市富士見6丁目1番1号

バイオニア株式会社総合研究所内

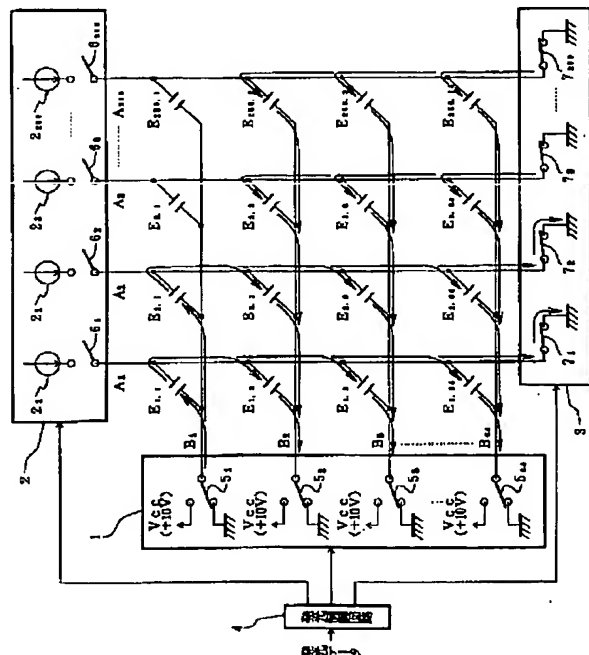
(74)代理人 弁理士 瀧野 秀雄 (外1名)

(54)【発明の名称】 発光素子の駆動方法

(57)【要約】

【課題】 電圧印加から発光するまでの立ち上がり速度が速く、高速走査を行なうことができるとともに、駆動源の小型化が可能な発光素子の駆動方法と駆動装置を提供する。

【解決手段】 マトリックス状に配置した陽極線A₁～A₂₅₆と陰極線B₁～B₆₄の各交点位置に発光素子E_{1,1}～E_{256,64}を接続し、陽極線と陰極線のいずれか一方の側を走査線とするとともに他方の側をドライブ線とし、走査線を所定周期で走査しながら、該走査に同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光素子の駆動方法において、次の走査線への切り換わり時に、すべての走査線B₁～B₆₄を一旦同じ電位からなるリセット電圧0V(またはV_{CC})に接続する。



【特許請求の範囲】

【請求項 1】マトリックス状に配置した陽極線と陰極線の各交点位置に発光素子を接続し、前記陽極線と陰極線のいずれか一方の側を走査線とするとともに他方の側をドライブ線とし、走査線を所定周期で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子を発光させるようにした単純マトリックス駆動方式からなる発光素子の駆動方法において、次の走査線への切り換わり時に、すべての走査線を一旦同じ電位からなるリセット電圧に接続することを特徴とする発光素子の駆動方法。

【請求項 2】請求項 1 記載の発光素子の駆動方法において、前記リセット電圧がアース電位であることを特徴とする発光素子の駆動方法。

【請求項 3】請求項 1 記載の発光素子の駆動方法において、前記リセット電圧が電源電位であることを特徴とする発光素子の駆動方法。

【請求項 4】請求項 1～請求項 3 のいずれかに記載の発光素子の駆動方法において、ドライブ側の駆動源をすべて省略したことを特徴とする発光素子の駆動方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、有機 EL（エレクトロルミネッセンス）などの発光素子を発光させるための駆動方法に関する。

【0002】

【従来の技術】図 1 3 に、従来の発光素子の駆動方法を示す。この図 1 3 の駆動方法は、単純マトリックス駆動方式と呼ばれるもので、陽極線 $A_1 \sim A_m$ と陰極線 $B_1 \sim B_n$ をマトリックス（格子）状に配置し、このマトリックス状に配置した陽極線と陰極線の各交点位置に発光素子 $E_{1,1} \sim E_{m,n}$ を接続し、この陽極線または陰極線のいずれか一方を一定の時間間隔で順次選択して走査するとともに、この走査に同期して他方の線を駆動源たる電流源 $5 2_1 \sim 5 2_m$ でドライブしてやることにより、任意の交点位置の発光素子を発光させるようにしたものである。

【0003】前記駆動源によるドライブ方法には、陰極線走査・陽極線ドライブ、陽極線走査・陰極線ドライブの 2 つの方法があるが、図 1 3 は、陰極線走査・陽極線ドライブの場合を示しており、陰極線 $B_1 \sim B_n$ に陰極線走査回路 5 1 を接続するとともに、陽極線 $A_1 \sim A_m$ に電流源 $5 2_1 \sim 5 2_m$ からなる陽極線ドライブ回路 5 2 を接続したものである。陰極線走査回路 5 1 は、スイッチ $5 3_1 \sim 5 3_n$ を一定時間間隔で順次アース端子側へ切り換えながら走査していくことにより、陰極線 B_1

$\sim B_n$ に対してアース電位（0 V）を順次与えていく。また、陽極線ドライブ回路 5 2 は、前記陰極線走査回路 5 1 のスイッチ走査に同期してスイッチ $5 4_1 \sim 5 4_m$ をオン・オフ制御することにより陽極線 $A_1 \sim A_m$ に電流源 $5 2_1 \sim 5 2_m$ を接続し、所望の交点位置の発光素子に駆動電流を供給する。

【0004】例えば、発光素子 $E_{2,1}$ と $E_{3,1}$ を発光させる場合を例に採ると、図示するように、陰極線走査回路 5 1 のスイッチ $5 3_1$ がアース側に切り換えられ、第 1 の陰極線 B_1 にアース電位が与えられている時に、陽極線ドライブ回路 5 2 のスイッチ $5 4_2$ と $5 4_3$ を電流源側に切り換え、陽極線 A_2 と A_3 に電流源 $5 2_2$ と $5 2_3$ を接続してやればよい。このような走査とドライブを高速で繰り返すことにより、任意の位置の発光素子を発光させるとともに、各発光素子があたかも同時に発光しているように制御するものである。

【0005】走査中の陰極線 B_1 以外の他の陰極線 $B_2 \sim B_n$ には電源電圧と同電位の逆バイアス電圧 V_{cc} を印加してやることにより、誤発光を防止している。なお、前記図 1 3 では、駆動源として電流源 $5 2_1 \sim 5 2_m$ を用いたが、電圧源を用いても同様に実現することができる。

【0006】

【発明が解決しようとする課題】ところで、各交点位置に接続された発光素子 $E_{2,1} \sim E_{m,n}$ のそれぞれは、図 1 4 にその等価回路を示すように、ダイオード特性からなる発光エレメント E と、これに並列接続された寄生容量 C とで表すことができるが、前述した従来の駆動方法では、この等価回路中の寄生容量 C のために次のような問題があった。

【0007】すなわち、図 1 5 (A)(B) は、前記図 1 3 中の陽極線 A_1 に接続された発光素子 $E_{1,1} \sim E_{1,n}$ 部分だけを抜き出し、それぞれの発光素子 $E_{1,1} \sim E_{1,n}$ を前記寄生容量 C だけを用いて図示したものであるが、陰極線 B_1 の走査時に陽極線 A_1 がドライブされていない場合には、(A) に示すように、現在走査中の陰極線 B_1 につながれた発光素子 $E_{1,1}$ の寄生容量 $C_{1,1}$ を除く他の発光素子 $E_{1,2} \sim E_{1,n}$ の寄生容量 $C_{1,2} \sim C_{1,n}$ は、各陰極線 $B_2 \sim B_n$ に与えられた逆バイアス電圧 V_{cc} によって図示のような向きに充電されている。

【0008】次に、走査位置が陰極線 B_1 から次の陰極線 B_2 に移った際に、例えば発光素子 $E_{1,2}$ を発光させるために陽極線 A_1 をドライブすると、このときの回路状態は (B) に示すようなものとなり、発光させるべき発光素子 $E_{1,2}$ の寄生容量 $C_{1,2}$ が充電されるだけでなく、他の陰極線 $B_3 \sim B_n$ に接続された発光素子 $E_{1,3} \sim E_{1,n}$ の寄生容量 $C_{1,3} \sim C_{1,n}$ に対しても矢印で示すような向きに電流が流れ込んで充電が行なわれる。

【0009】ところで、発光素子は、その両端の電圧が規定値以上に立ち上がらない限り、正常な発光を行なう

ことができない。従来の駆動方法の場合、前記図15 (A)(B)に示したように、陰極線B₂に接続された発光素子E_{1,2}を発光させるために陽極線A₁をドライブすると、発光させるべき発光素子E_{1,2}の寄生容量C_{1,2}だけでなく、陽極線A₁に接続された他の発光素子E_{1,3}～E_{1,n}の寄生容量C_{1,3}～C_{1,n}に対しても充電が行なわれ、これらすべての発光素子の寄生容量の充電が完了するまでは、陰極線B₂につながれた発光素子E_{1,2}の両端電圧は規定値以上に立ち上がることができない。

【0010】このため、従来の駆動方法の場合、前記寄生容量のため、発光するまでの立ち上がり速度が遅く、高速走査ができないという問題があった。また、陽極線に接続されたすべての発光素子の寄生容量を充電してやらねばならないため、各陽極線に接続するドライブ用の駆動源の電流容量も大きなものとせざるを得ず、回路の小型化という点からも一考の余地があった。

【0011】前記問題は、発光素子の数が増えれば増えるほど大きくなる。特に、発光素子として有機ELを用いた場合、有機ELは面発光のために前記寄生容量Cが20大きく、前記問題はさらに顕著なものとなる。本発明は、上記のような問題を解決するためになされたもので、その目的とするところは、駆動電流の供給開始から発光するまでの立ち上がり速度が速く、高速走査を行なうことができるとともに、駆動源の小型化が可能な発光素子の駆動方法及び駆動装置を提供することである。

【0012】

【課題を解決するための手段】前記課題を解決するために、本発明では次のような手段を採用した。すなわち、請求項1記載の発明は、マトリクス状に配置した陽極線と陰極線の各交点位置に発光素子を接続し、前記陽極線と陰極線のいずれか一方の側を走査線とするとともに他方の側をドライブ線とし、走査線を所定周期で走査しながら、該走査と同期して所望のドライブ線に駆動源を接続することにより走査線とドライブ線の交点位置に接続された発光素子が発光させるようにした単純マトリクス駆動方式からなる発光素子の駆動方法において、次の走査線への切り換わり時に、すべての走査線を一旦同じ電位からなるリセット電圧に接続することを特徴とするものである。

【0013】また、請求項2記載の発明は、前記請求項1記載の発明において、前記リセット電圧がアース電位であることを特徴とするものである。

【0014】また、請求項3記載の発明は、前記請求項1記載の発明において、前記リセット電圧が電源電位であることを特徴とするものである。

【0015】また、請求項4記載の発明は、前記請求項1～請求項3のいずれかに記載の発明において、ドライブ線側の駆動源をすべて省略したことを特徴とするものである。

【0016】上記のような構成とした場合、すべての走査線にリセットをかけた後、走査位置を次の走査線に切り換えると、発光させるべき発光素子の寄生容量は、ドライブ線を介して駆動源により充電されるとともに、発光されない他の発光素子の寄生容量を通じて走査線の逆バイアス電圧によっても同時に充電される。このため、発光させるべき発光素子は、その両端電圧が瞬時に発光可能な電位まで立ち上がるので、瞬時に発光することができる。

10 【0017】また、ドライブ線側の駆動源を省略した場合でも、発光させるべき発光素子の寄生容量は、発光されない他の発光素子の寄生容量を通じて走査線の逆バイアス電圧によって充電され、短時間だけ発光される。したがって、この発光時間よりも短い周期で走査を行なわせることにより、ドライブ線側の駆動源を省略しながら、発光素子をあたかも連続発光しているように点灯制御することができる。

【0018】

【発明の実施の形態】以下、本発明の実施の形態について図面を参照して説明する。図1～図4に、本発明に係る第1の駆動方法を示す。この第1の駆動方法は、走査が次の陰極線へ移る際に、すべての陰極線とすべての陽極線を一度アース電位(0V)に落としてリセットするようにした場合の例である。

【0019】図1～図4において、A₁～A₂₅₆は陽極線、B₁～B₆₄は陰極線、E_{1,1}～E_{256,64}は各交点位置につながれた発光素子、1は陰極線走査回路、2は陽極線ドライブ回路、3は陽極リセット回路、4は発光制御回路である。

30 【0020】陰極線走査回路1は、各陰極線B₁～B₆₄を順次に走査するための走査スイッチ5₁～5₆₄を備えている。各走査スイッチ5₁～5₆₄の一方の端子は電源電圧からなる逆バイアス電圧V_{cc}(例えば、10V)に接続されているとともに、他方の端子はアース電位(0V)にそれぞれ接続されている。

40 【0021】陽極ドライブ回路2は、駆動源たる電流源2₁～2₂₅₆と、各陽極線A₁～A₂₅₆を選択するためのドライブスイッチ6₁～6₂₅₆とを備えており、任意のドライブスイッチをオンすることにより、当該陽極線に対してドライブ用の電流源2₁～2₂₅₆を接続する。

【0022】また、陽極リセット回路3は、陽極線A₁～A₂₅₆をアース電位(0V)へリセットするためのシャントスイッチ7₁～7₂₅₆を備えている。

【0023】なお、これらの走査スイッチ5₁～5₆₄、ドライブスイッチ6₁～6₂₅₆およびシャントスイッチ7₁～7₂₅₆のオン・オフは、発光制御回路4によって制御される。

50 【0024】次に、前記図1～図4を参照して、第1の駆動方法による発光動作について説明する。なお、以下に述べる動作は、陰極線B₁を走査して発光素子E_{1,1}

と $E_{2,1}$ を光らせた後、陰極線 B_2 に走査を移して発光素子 $E_{2,2}$ と $E_{3,2}$ を光らせる場合を例に採って説明する。また、説明を分かり易くするために、光っている発光素子についてはダイオード記号で示し、光っていない発光素子についてはコンデンサ記号で示した。また、陰極線 $B_1 \sim B_{64}$ に印加する逆バイアス電圧 V_{cc} は、装置の電源電圧と同じ $10V$ とした。

【0025】まず、図1では、走査スイッチ 5_1 が $0V$ 側に切り換えられ、陰極線 B_1 が走査されている。他の陰極線 $B_2 \sim B_{64}$ には、走査スイッチ $5_2 \sim 5_{64}$ により逆バイアス電圧 $10V$ が印加されている。さらに、陽極線 A_1 と A_2 には、ドライブスイッチ 6_1 と 6_2 によって電流源 $5_1, 5_2$ が接続されている。また、他の陽極線 $A_3 \sim A_{256}$ には、シャントスイッチ $7_3 \sim 7_{256}$ によって $0V$ が与えられている。

【0026】したがって、図1の場合、発光素子 $E_{1,1}$ と $E_{2,1}$ のみが準方向にバイアスされ、電流源 5_1 と 5_2 から矢印のように駆動電流が流れ込み、発光素子 $E_{1,1}$ と $E_{2,1}$ のみが発光している。この図1の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図のような極性の向きに充電された状態となっている。この図1の発光状態から図4の発光素子 $E_{2,2}$ と $E_{3,2}$ が発光する状態に走査を移行する際に、以下のようリセット制御が行なわれる。

【0027】すなわち、走査が図1の陰極線 B_1 から図4の陰極線 B_2 に移行する前に、まず、図2に示すように、すべてのドライブスイッチ $5_1 \sim 5_{64}$ をオフするとともに、すべての走査スイッチ $5_1 \sim 5_{64}$ とすべてのシャントスイッチ $7_1 \sim 7_{256}$ を $0V$ 側に切り換え、陽極線 $A_1 \sim A_{256}$ と陰極線 $B_1 \sim B_{64}$ のすべてを一旦 $0V$ にシャントし、 $0V$ によるオールリセットをかける。この $0V$ へのオールリセットが行なわれると、陽極線と陰極線のすべてが $0V$ の同電位となるので、各発光素子に充電されていた電荷は図中の矢印で示すようなルートを通して放電し、すべての発光素子の充電電荷が瞬時のうちに 0 となる。

【0028】前記のようにして、すべての発光素子の充電電荷を 0 にした後、図3に示すように、陰極線 B_2 に対応する走査スイッチ 5_2 のみを $0V$ 側に切り換え、陰極線 B_2 の走査を行なう。これと同時に、ドライブスイッチ 6_2 と 6_3 のみを電流源 2_2 と 2_3 側に切り換えるとともに、シャントスイッチ $7_1, 7_4 \sim 7_{256}$ をオンし、陽極線 $A_1, A_4 \sim A_{256}$ に $0V$ を与える。

【0029】上記スイッチの切り換えによって陰極線 B_2 の走査が行なわれると、前述したようにすべての発光素子の充電電荷は 0 とされているので、次に発光させるべき発光素子 $E_{2,2}$ と $E_{3,2}$ には、図3中に矢印で示したような複数のルートで充電電流が一気に流れ込み、それぞれの発光素子の寄生容量 C が瞬時に充電される。

【0030】すなわち、発光素子 $E_{2,2}$ には、電流源 2

$2 \rightarrow$ ドライブスイッチ $6_2 \rightarrow$ 陽極線 $A_2 \rightarrow$ 発光素子 $2,2$
 \rightarrow 走査スイッチ 5_2 のルートで充電電流が流れ込むとともに、走査スイッチ $5_1 \rightarrow$ 陰極線 $B_1 \rightarrow$ 発光素子 $E_{2,1} \rightarrow$ 発光素子 $E_{2,2} \rightarrow$ 走査スイッチ 5_2 のルート、走査スイッチ $5_3 \rightarrow$ 陰極線 $B_3 \rightarrow$ 発光素子 $E_{2,3} \rightarrow$ 発光素子 $E_{2,2} \rightarrow$ 走査スイッチ 5_2 のルート、 \dots 、走査スイッチ $5_{64} \rightarrow$ 陰極線 $B_{64} \rightarrow$ 発光素子 $E_{2,64} \rightarrow$ 発光素子 $E_{2,2} \rightarrow$ 走査スイッチ 5_2 のルートからも同時に充電電流が流れ込み、発光素子 $E_{2,2}$ はこれら複数の充電電流によって瞬時に充電されて発光し、図4に示す定常状態に瞬時に移行する。

【0031】また、発光素子 $E_{3,2}$ には、電流源 $2_3 \rightarrow$ ドライブスイッチ $6_3 \rightarrow$ 陽極線 $A_3 \rightarrow$ 発光素子 $3,2 \rightarrow$ 走査スイッチ 5_2 の通常のルートで充電電流が流れ込むとともに、走査スイッチ $5_1 \rightarrow$ 陰極線 $B_1 \rightarrow$ 発光素子 $E_{3,1} \rightarrow$ 発光素子 $E_{3,2} \rightarrow$ 走査スイッチ 5_2 のルート、走査スイッチ $5_3 \rightarrow$ 陰極線 $B_3 \rightarrow$ 発光素子 $E_{3,3} \rightarrow$ 発光素子 $E_{3,2} \rightarrow$ 走査スイッチ 5_2 のルート、 \dots 、走査スイッチ $5_{64} \rightarrow$ 陰極線 $B_{64} \rightarrow$ 発光素子 $E_{3,64} \rightarrow$ 発光素子 $E_{3,2} \rightarrow$ 走査スイッチ 5_2 のルートからも同時に充電電流が流れ込み、発光素子 $E_{2,2}$ はこれら複数の充電電流によって瞬時に充電されて発光し、図4に示す定常状態に瞬時に移行する。

【0032】以上述べたように、第1の駆動方法は、次の走査に移行する前に、陰極線と陽極線のすべてを一旦アース電位である $0V$ に接続してリセットするようにしたので、次の走査線に切り換えられた際に、切り換えられた走査線上の発光素子を瞬時に発光させることができる。

【0033】なお、前記発光させるべき発光素子 $E_{2,2}$ 、 $E_{3,2}$ 以外の他の発光素子についても、図3中に矢印で示したようなルートでそれぞれ充電が行なわれるが、これらの充電方向は逆バイアス方向であるので、発光素子 $E_{2,2}$ 、 $E_{3,2}$ 以外の他の発光素子が誤発光するおそれはない。

【0034】前記図1～図4の例では、駆動源として電流源 $2_1 \sim 2_{256}$ を用いた場合を示したが、電圧源を用いても同様に実現することができる。

【0035】図5～図8に、本発明に係る第2の駆動方法を示す。この第2の駆動方法は、次の陰極線へ走査が移る前に、陰極線と陽極線のすべてを一度電源電圧 $V_{cc} = 10V$ にリセットするようにした場合の例である。このリセット方法を実現するために、図5～図8の回路では、ドライブスイッチ $6_1 \sim 6_{256}$ として3点切換スイッチを用い、第1の接点は開放とし、第2の接点は電流源 $2_1 \sim 2_{256}$ に、第3の接点は電源電圧 $V_{cc} = 10V$ にそれぞれ接続したものである。なお、このドライブスイッチ $6_1 \sim 6_{256}$ 以外の他の部分の回路構成は、前述した第1の駆動方法の場合と同じであるので、その説明は省略する。

【0036】次に、前記図5～図8を参照して、第2の駆動方法による発光動作について説明する。なお、以下に述べる動作は、前述した第1の駆動方法と同様に、陰極線B₁を走査して発光素子E_{1,1}とE_{1,2}を光らせた後、陰極線B₂に走査を移して発光素子E_{2,2}とE_{3,2}を光らせる場合を例に採る。

【0037】まず、図5では、走査スイッチ5₁が0V側に切り換えられ、陰極線B₁が走査されている。他の陰極線B₂～B₆₄には、走査スイッチ5₂～5₆₄により逆バイアス電圧10Vが印加されている。さらに、陽極線A₁とA₂には、ドライブスイッチ6₁と6₂によって電流源5₁、5₂が接続されている。また、他の陽極線A₃～A₂₅₆には、シャントスイッチ7₃～7₂₅₆によって0Vが与えられている。

【0038】したがって、図5の場合、発光素子E_{1,1}とE_{2,1}のみが準方向にバイアスされ、電流源5₁と5₂から矢印のように駆動電流が流れ込み、発光素子E_{1,1}とE_{2,1}のみが発光している。この図5の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図のような極性の向きに充電された状態となつて

いる。この図5の発光状態から図8の発光素子E_{2,2}とE_{3,2}が発光する状態に走査を移行する際に、以下のようリセット制御が行なわれる。

【0039】すなわち、走査が図5の陰極線B₁から図8の陰極線B₂に移行する前に、まず、図6に示すように、すべてのシャントスイッチ7₁～7₂₅₆をオフするとともに、すべての走査スイッチ5₁～5₆₄と、すべてのドライブスイッチ6₁～5₂₅₆を10V側に切り換え、陽極線A₁～A₂₅₆と陰極線B₁～B₆₄のすべてを一旦10Vにシャントし、10Vによるオールリセットをかける。この10Vへのオールリセットが行なわれると、陽極線と陰極線のすべてが10Vの同電位となるので、各発光素子に充電されていた電荷は図中の矢印で示すようなルートを通して放電し、すべての発光素子の充電電荷が瞬時のうちに0となる。

【0040】前記のようにして、すべての発光素子の充電電荷を0にした後、図7に示すように、陰極線B₂に対応する走査スイッチ5₂のみを0V側に切り換え、陰極線B₂の走査を行なう。これと同時に、ドライブスイッチ6₂と6₃を電流源2₂と2₃側に切り換えるとともに、他のドライブスイッチ6₁、6₄～6₂₅₆については開放端側に切り換える。さらに、シャントスイッチ7₁、7₄～7₂₅₆をオンし、陽極線A₁、A₄～A₂₅₆に0Vを与える。

【0041】上記スイッチの切り換えによって陰極線B₂の走査が行なわれると、前述したようにすべての発光素子の充電電荷は0とされているので、次に発光させるべき発光素子E_{2,2}とE_{3,2}には、図7中に矢印で示したような複数のルートで充電電流が一気に流れ込み、それぞれの発光素子の寄生容量Cが瞬時に充電される。

【0042】すなわち、発光素子E_{2,2}には、電流源2₂→ドライブスイッチ6₂→陽極線A₂→発光素子E_{2,2}→走査スイッチ5₂のルートで充電電流が流れ込むとともに、走査スイッチ5₁→陰極線B₁→発光素子E_{2,1}→発光素子E_{2,2}→走査スイッチ5₂のルート、走査スイッチ5₃→陰極線B₃→発光素子E_{2,3}→発光素子E_{2,2}→走査スイッチ5₂のルート、・・・、走査スイッチ5₆₄→陰極線B₆₄→発光素子E_{2,64}→発光素子E_{2,2}→走査スイッチ5₂のルートからも同時に充電電流が流れ込み、発光素子E_{2,2}はこれら複数の充電電流によって瞬時に充電されて発光し、図8に示す定常状態に瞬時に移行する。

【0043】また、発光素子E_{3,2}には、電流源2₃→ドライブスイッチ6₃→陽極線A₃→発光素子E_{3,2}→走査スイッチ5₂の通常のルートで充電電流が流れ込むとともに、走査スイッチ5₁→陰極線B₁→発光素子E_{3,1}→発光素子E_{3,2}→走査スイッチ5₂のルート、走査スイッチ5₃→陰極線B₃→発光素子E_{3,3}→発光素子E_{3,2}→走査スイッチ5₂のルート、・・・、走査スイッチ5₆₄→陰極線B₆₄→発光素子E_{3,64}→発光素子E_{3,2}→走査スイッチ5₂のルートからも同時に充電電流が流れ込み、発光素子E_{3,2}はこれら複数の充電電流によって瞬時に充電されて発光し、図8に示す定常状態に瞬時に移行する。

【0044】以上述べたように、第2の駆動方法は、次の走査に移行する前に、陰極線と陽極線のすべてを一旦電源電圧である10Vに接続してリセットするようにしたので、次の走査線に切り換えられた際に、切り換えられた走査線上の発光素子を瞬時に発光させることができる。

【0045】なお、前記発光させるべき発光素子E_{2,2}、E_{3,2}以外の他の発光素子についても、図3中に矢印で示したようなルートでそれぞれ充電が行なわれるが、これらの充電方向は逆バイアス方向であるので、発光素子E_{2,2}、E_{3,2}以外の他の発光素子が誤発光するおそれはない。

【0046】前記図5～図8の例では、駆動源として電流源2₁～2₂₅₆を用いた場合を示したが、電圧源を用いても同様に実現することができる。

【0047】図9～図12に、本発明に係る第3の駆動方法を示す。この第3の駆動方法は、次の陰極線へ走査が移る前に、すべての陰極線B₁～B₆₄を10Vにオールリセットするとともに、陽極線A₁～A₂₅₆については次の発光に備えてプリセットするようにした場合の例である。なお、回路構成自体は前述した第2の駆動方法の場合と同じであるので、その説明は省略する。

【0048】次に、前記図9～図12を参照して、第3の駆動方法による発光動作について説明する。なお、以下に述べる動作は、前述した第1および第2の駆動方法と同じく、陰極線B₁を走査して発光素子E_{1,1}とE

1.2 を光らせた後、陰極線 B₂ に走査を移して発光素子 E_{2,2} と E_{3,2} を光らせる場合を例に採る。

【0049】まず、図9では、走査スイッチ 5₁ が 0 V 側に切り換えられ、陰極線 B₁ が走査されている。他の陰極線 B₂ ~ B₆₄ には、走査スイッチ 5₂ ~ 5₆₄ により逆バイアス電圧 10 V が印加されている。さらに、陽極線 A₁ と A₂ には、ドライブスイッチ 6₁ と 6₂ によって電流源 5₁ , 5₂ が接続されている。また、他の陽極線 A₃ ~ A₂₅₆ には、シャントスイッチ 7₃ ~ 7₂₅₆ によって 0 V が与えられている。

【0050】したがって、図9の場合、発光素子 E_{1,1} と E_{2,1} のみが準方向にバイアスされ、電流源 5₁ と 5₂ から矢印のように駆動電流が流れ込み、発光素子 E_{1,1} と E_{2,1} のみが発光している。この図9の状態では、コンデンサにハッチングして示した発光素子は、それぞれ図のような極性の向きに充電された状態となっている。この図9の発光状態から図12の発光素子 E_{2,2} と E_{3,2} が発光する状態に走査を移行する際に、以下のようなリセット制御が行なわれる。

【0051】すなわち、走査が図9の陰極線 B₁ から図12の陰極線 B₂ に移行する前に、まず、図10に示すように、すべての走査スイッチ 5₁ ~ 5₆₄ を 10 V 側に切り換え、オールリセットをかける。さらに、陽極線については、次に発光させるべき発光素子 E_{2,2} と E_{2,3} に対応するドライブスイッチ 6₂ と 6₃ のみを 10 V 側に接続してプリセットし、他のドライブスイッチ 6₁ , 6₄ ~ 6₂₅₆ については開放端側に接続する。また、シャントスイッチ 7₁ , 7₄ ~ 7₂₅₆ をオンし、0 V に接続する。

【0052】この陽極線 B₁ ~ B₆₄ の 10 V へのオールリセットと、陽極線 A₂ , A₃ の電源電圧 10 V へのプリセットが行なわれると、各発光素子に充電されていた電荷は図中の矢印で示すようなルートを通して充放電し、次に発光させるべき陽極線 A₂ と A₃ に接続された発光素子 E_{2,1} ~ E_{2,64} , E_{3,1} ~ E_{3,64} の充電電荷が瞬時のうちに 0 となる。

【0053】前記のようにして、発光素子 E_{2,1} ~ E_{2,64} と E_{3,1} ~ E_{3,64} の充電電荷を 0 にした後、図11に示すように、走査スイッチ 5₂ を 0 V 側に切り換え、陰極線 B₂ の走査を行なう。これと同時に、ドライブスイッチ 6₂ と 6₃ を電流源 2₂ と 2₃ 側に切り換える。

【0054】上記スイッチの切り換えによって陰極線 B₂ の走査が行なわれると、発光させるべき発光素子 E_{2,2} と E_{3,2} には、図11中に矢印で示したような複数のルートで充電電流が一気に流れ込み、それぞれの発光素子の寄生容量 C が瞬時に充電される。

【0055】すなわち、発光素子 E_{2,2} には、電流源 2₂ → ドライブスイッチ 6₂ → 陽極線 A₂ → 発光素子 2₂ → 走査スイッチ 5₂ のルートで充電電流が流れ込むとともに、走査スイッチ 5₁ → 陰極線 B₁ → 発光素子 E_{2,1}

→ 発光素子 E_{2,2} → 走査スイッチ 5₂ のルート、走査スイッチ 5₃ → 陰極線 B₃ → 発光素子 E_{2,3} → 発光素子 E_{2,2} → 走査スイッチ 5₂ のルート、・・・、走査スイッチ 5₆₄ → 陰極線 B₆₄ → 発光素子 E_{2,64} → 発光素子 E_{2,2} → 走査スイッチ 5₂ のルートからも同時に充電電流が流れ込み、発光素子 E_{2,2} はこれら複数の充電電流によって瞬時に充電されて発光し、図12に示す定常状態に瞬時に移行する。

【0056】また、発光素子 E_{3,2} には、電流源 2₃ → ドライブスイッチ 6₃ → 陽極線 A₃ → 発光素子 3₂ → 走査スイッチ 5₂ の通常のルートで充電電流が流れ込むとともに、走査スイッチ 5₁ → 陰極線 B₁ → 発光素子 E_{3,1} → 発光素子 E_{3,2} → 走査スイッチ 5₂ のルート、走査スイッチ 5₃ → 陰極線 B₃ → 発光素子 E_{3,3} → 発光素子 E_{3,2} → 走査スイッチ 5₂ のルート、・・・、走査スイッチ 5₆₄ → 陰極線 B₆₄ → 発光素子 E_{3,64} → 発光素子 E_{3,2} → 走査スイッチ 5₂ のルートからも同時に充電電流が流れ込み、発光素子 E_{2,2} はこれら複数の充電電流によって瞬時に充電されて発光し、図12に示す定常状態に瞬時に移行する。

【0057】以上述べたように、第3の駆動方法は、次の走査に移行する前に、すべての陰極線を 10 V にリセットするとともに、陽極線は次の発光に備えてプリセットしたので、次の走査線に切り換えられた際に、切り換えられた走査線上の発光素子を瞬時に発光させることができる。

【0058】なお、前記発光させるべき発光素子 E_{2,2} , E_{3,2} 以外の他の発光素子についても、図11中に矢印で示したようなルートでそれぞれ充電が行なわれるが、これらの充電方向は逆バイアス方向であるので、発光素子 E_{2,2} , E_{3,2} 以外の他の発光素子が誤発光するおそれはない。

【0059】また、前記第3の駆動方法は、すべての陰極線を 10 V にリセットするようにしたが、これに代えてすべての陰極線を 0 V にリセットしてもよい。

【0060】また、前記図9～図12の例は、駆動源として電流源 2₁ ~ 2₂₅₆ を用いた場合を示したが、電圧源を用いても同様に実現することができる。

【0061】ところで、前述した図3、図7、図10の各図を参照すれば明らかなように、本発明の駆動方法によるときは、次の走査に移った際、次に発光させるべき発光素子 E_{2,2} と E_{3,2} は、電流源 2₂ , 2₃ だけから充電されるだけでなく、逆バイアス電圧を与えられた陰極線 B₁ , B₃ ~ B₆₄ から陽極線 A₂ , A₃ に接続された他の発光素子を通じて同時に充電される。

【0062】このため、陽極線に接続された発光素子の数が多い場合には、この他の発光素子を介した充電電流だけによっても発光素子 E_{2,2} と E_{3,2} は短時間ではあるが発光することができる。したがって、このような場合には、他の発光素子を介した充電電流による発光継続

時間よりも短い周期で陰極線を走査すれば、陽極ドライブ回路2の電流源2₁～2₂₅₆を不要とすることができる。

【0063】さらに、前記例は、陰極走査・陽極ドライブ方式の場合を例にとって説明したが、陽極走査・陰極ドライブ方式でも同様に実施できることは当然である。

【0064】

【発明の効果】以上説明したように、請求項1～請求項3記載の発明によるときは、すべての走査線にリセットをかけた後、走査位置を次の走査線に切り換えることにより、発光させるべき発光素子の寄生容量をドライブ線を介して駆動源で充電するとともに、発光されない他の発光素子の寄生容量を通じて走査線の逆バイアス電圧によっても同時に充電するようにしたので、発光させるべき発光素子の両端電圧を瞬時に発光可能な電位まで立ち上がらせることができ、発光素子を瞬時に発光させることができる。また、他の発光素子を介した充電を利用しているため、個々の駆動源の容量を小さくすることができ、駆動装置を小型化することが可能である。

【0065】さらに、請求項4記載の発明によるときは、ドライブ線側の駆動源をすべて省略しながら高速に発光できるようにしたので、駆動装置をさらに簡潔かつ小型化することが可能である。

【図面の簡単な説明】

【図1】本発明の第1の駆動方法の第1ステップの説明図である。

【図2】本発明の第1の駆動方法の第2ステップの説明図である。

【図3】本発明の第1の駆動方法の第3ステップの説明図である。

【図4】本発明の第1の駆動方法の第4ステップの説明図である。

【図5】本発明の第2の駆動方法の第1ステップの説明

図である。

【図6】本発明の第2の駆動方法の第2ステップの説明図である。

【図7】本発明の第2の駆動方法の第3ステップの説明図である。

【図8】本発明の第2の駆動方法の第4ステップ説明図である。

【図9】本発明の第3の駆動方法の第1ステップの説明図である。

【図10】本発明の第3の駆動方法の第2ステップの説明図である。

【図11】本発明の第3の駆動方法の第3ステップの説明図である。

【図12】本発明の第3の駆動方法の第4ステップの説明図である。

【図13】従来の駆動方法の説明図である。

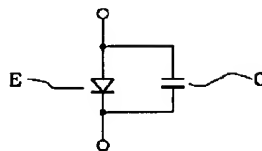
【図14】発光素子の等価回路を示す図である。

【図15】従来の駆動方法における走査移行時の充放電状態の説明図である。

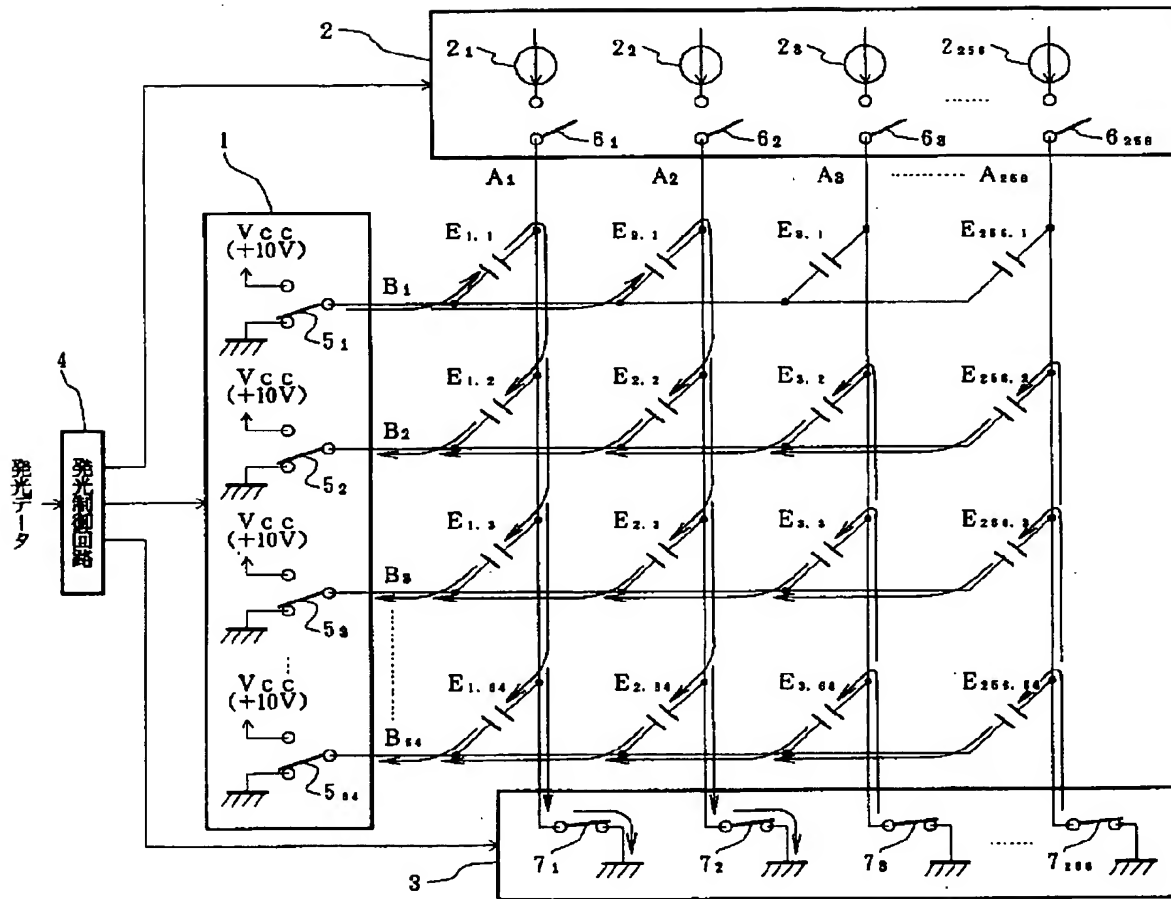
【符号の説明】

1	陰極線走査回路
2	陽極線ドライブ回路
2 ₁ ～ 2 ₂₅₆	電流源（駆動源）
3	陽極リセット回路
4	発光制御回路
5 ₁ ～ 5 ₆₄	走査スイッチ
6 ₁ ～ 6 ₂₅₆	ドライブスイッチ
7 ₁ ～ 7 ₂₅₆	シャントスイッチ
A ₁ ～ A ₂₅₆	陽極線（ドライブ線）
B ₁ ～ B ₆₄	陰極線（走査線）
E _{1,1} ～ E _{256,64}	発光素子
V _{cc}	電源電圧

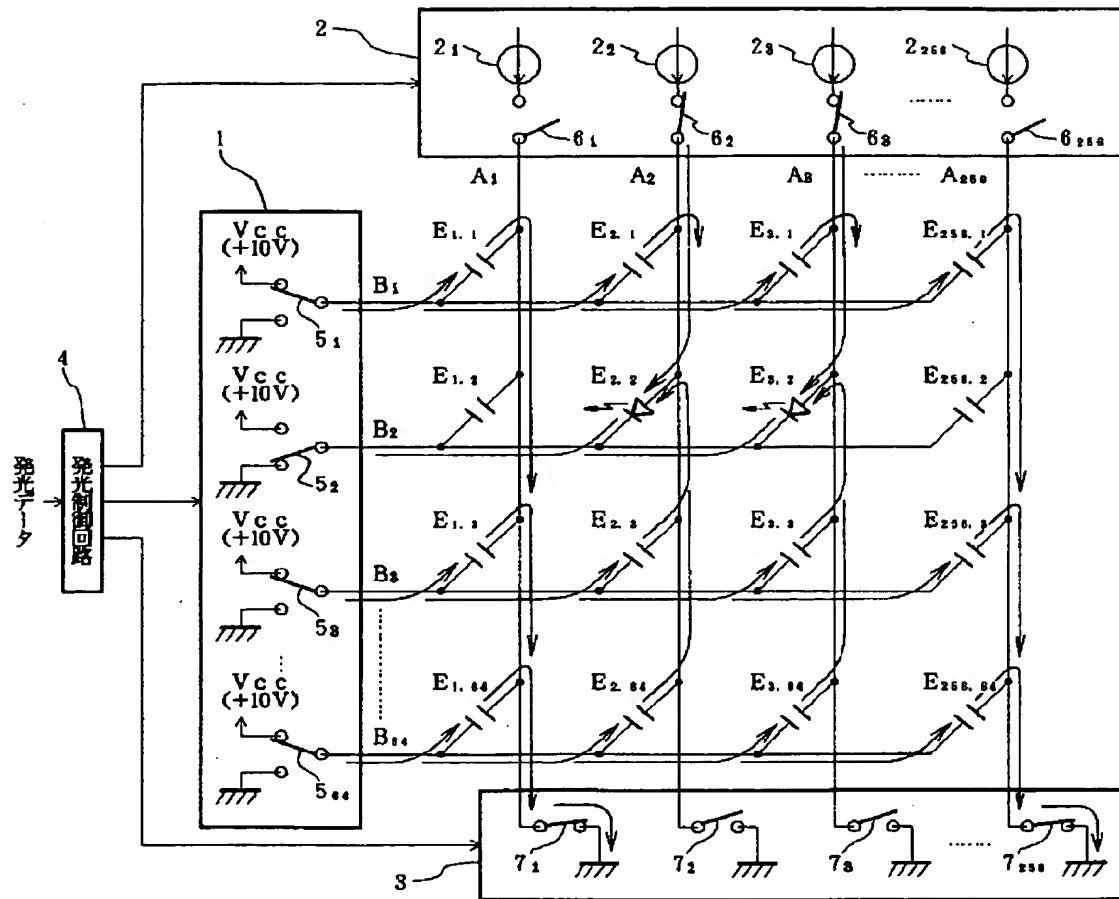
【図14】



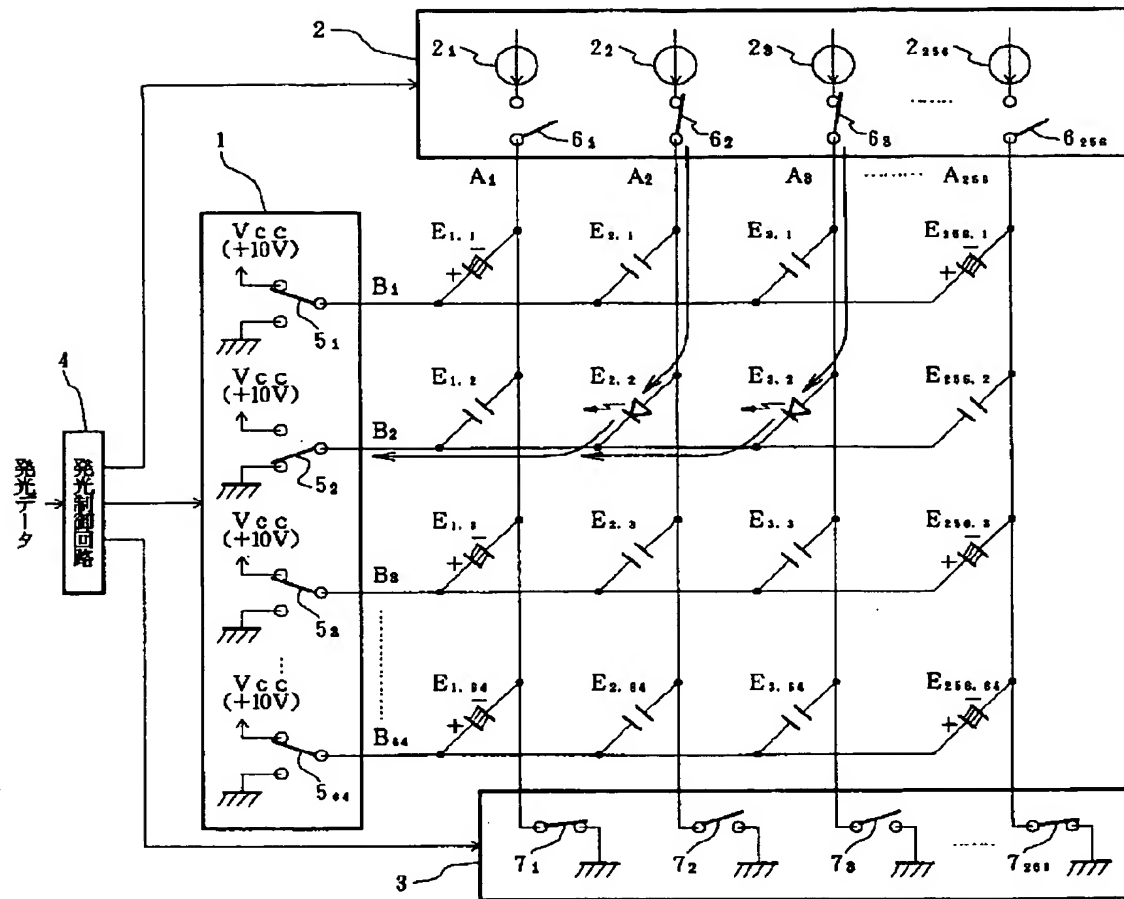
【図2】



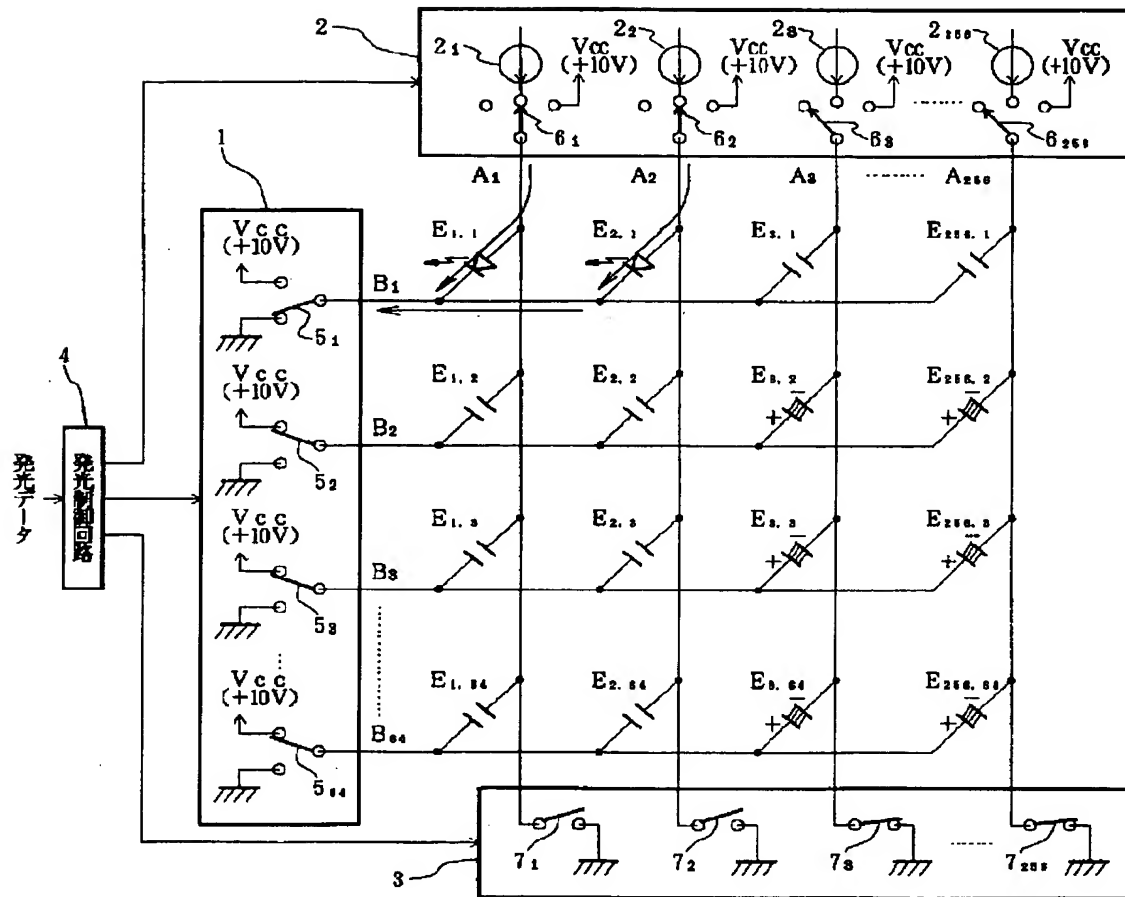
【図3】



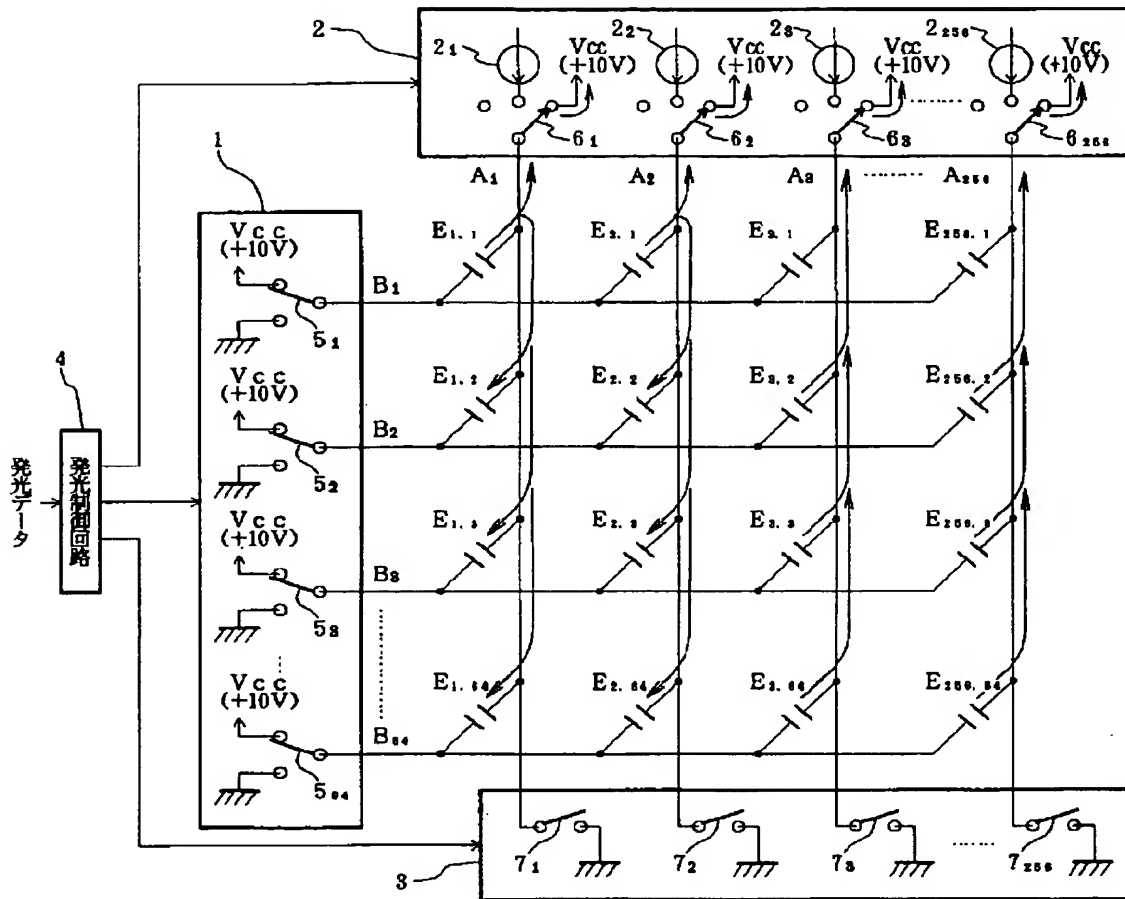
【図4】



【図5】

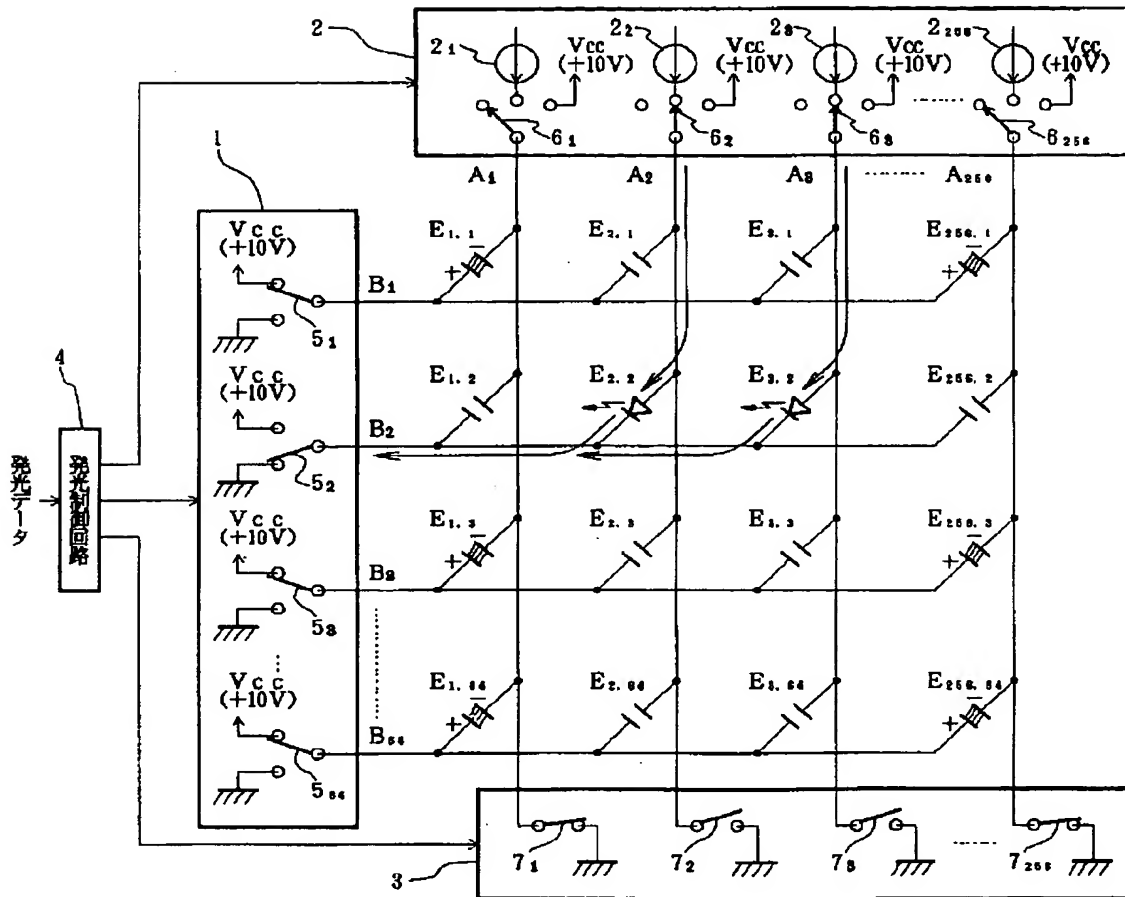


【図6】

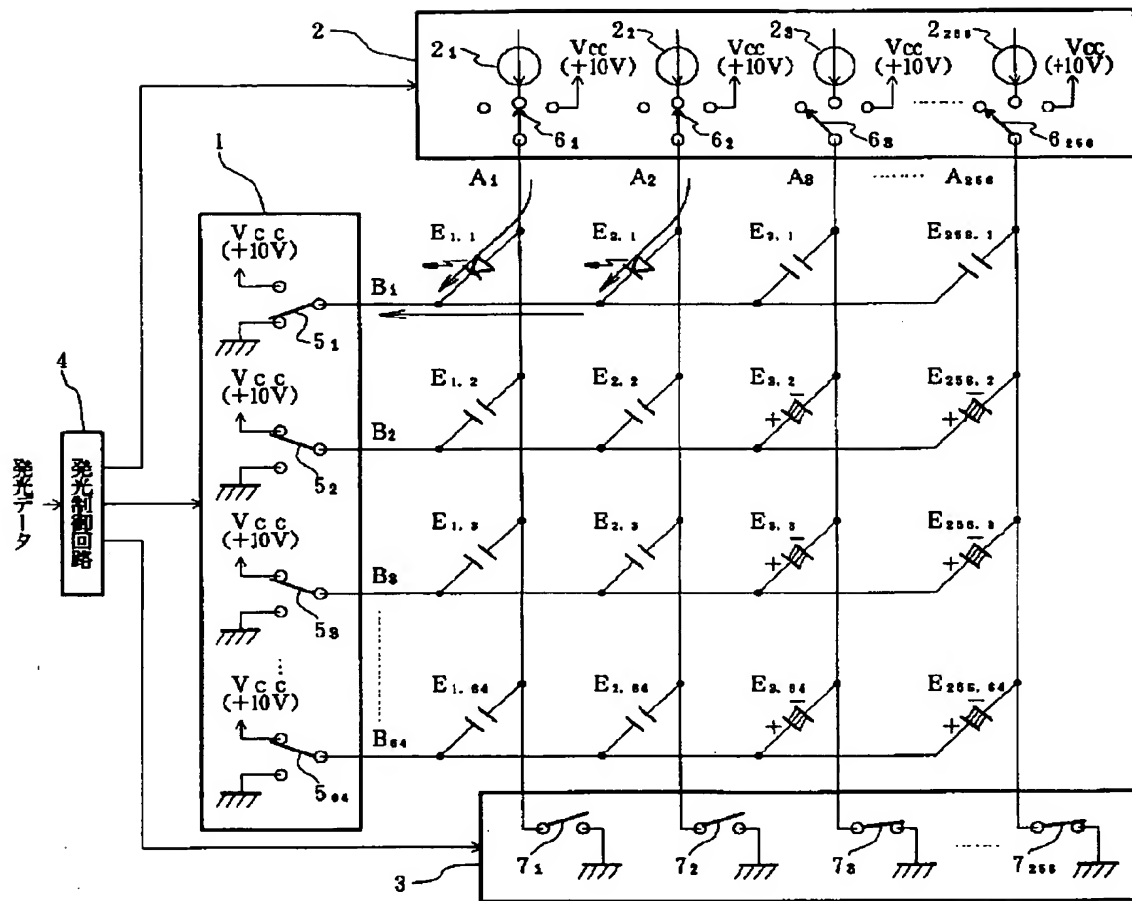


The diagram illustrates a light emission control circuit. It features a grid of diodes (E1,1 to E256,4) arranged in 4 rows and 64 columns. The grid is connected to a power supply (Vcc, +10V) and ground (GND) through various terminals (21, 22, 23, 256, 61, 62, 63, 656, 71, 72, 73, 756). The circuit is controlled by a light emission data input (4) and a light emission control circuit (1). The grid is connected to a power supply (Vcc, +10V) and ground (GND) through various terminals (21, 22, 23, 256, 61, 62, 63, 656, 71, 72, 73, 756).

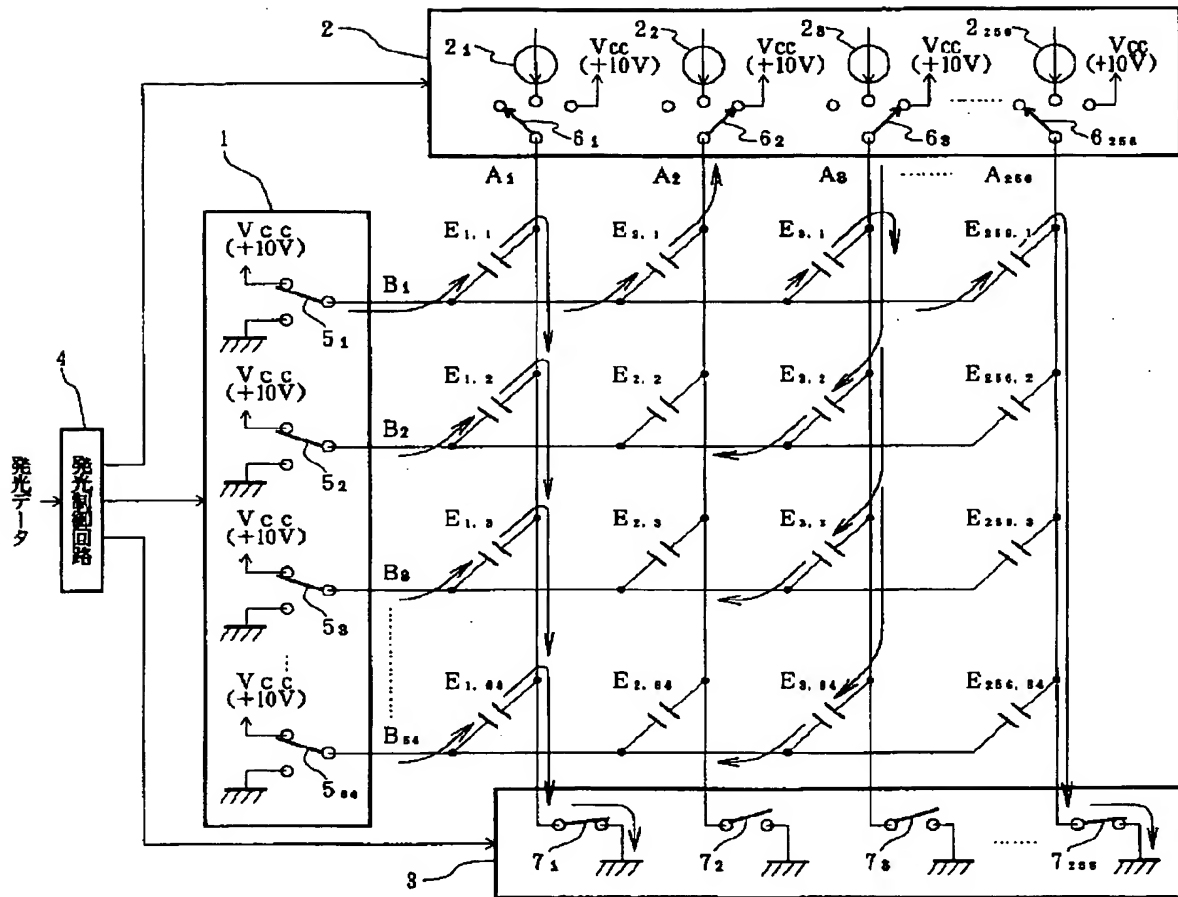
【図8】



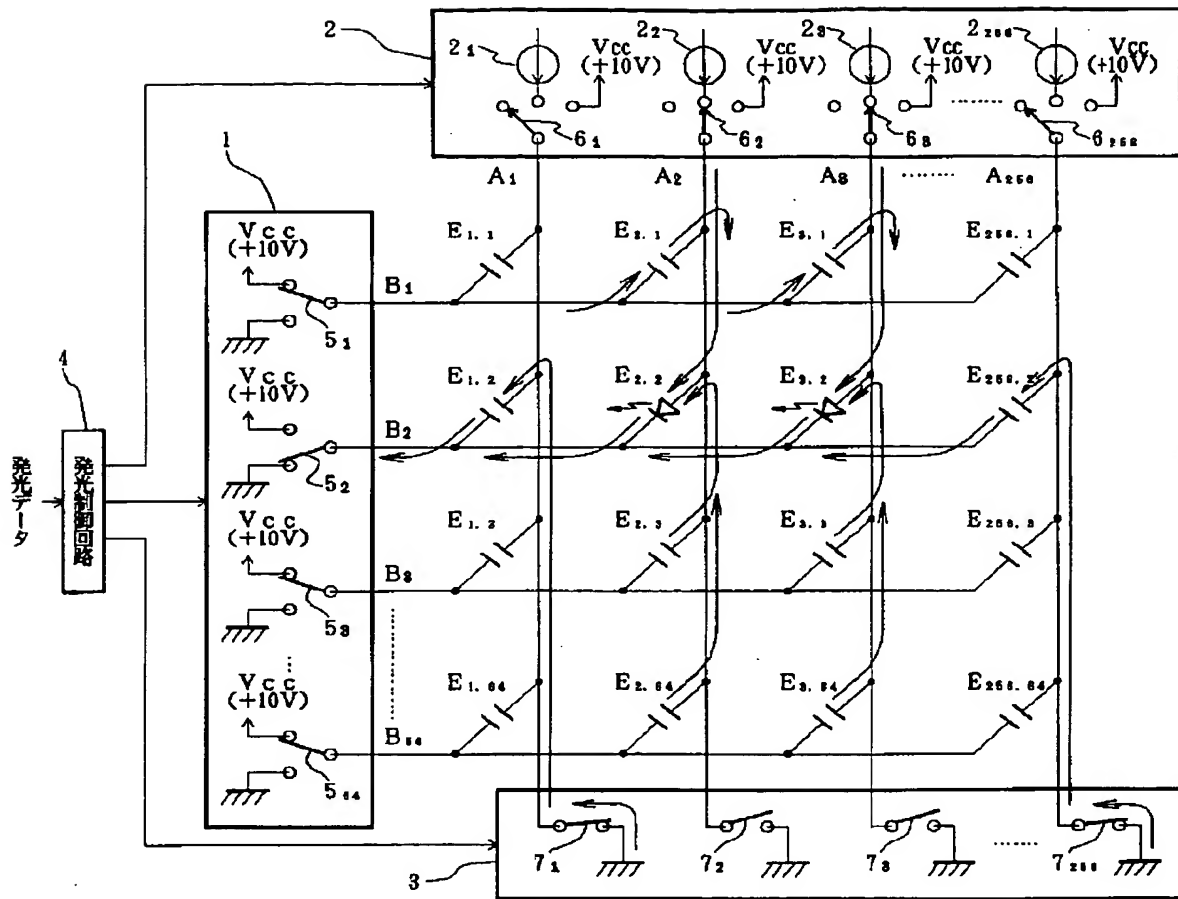
【図9】



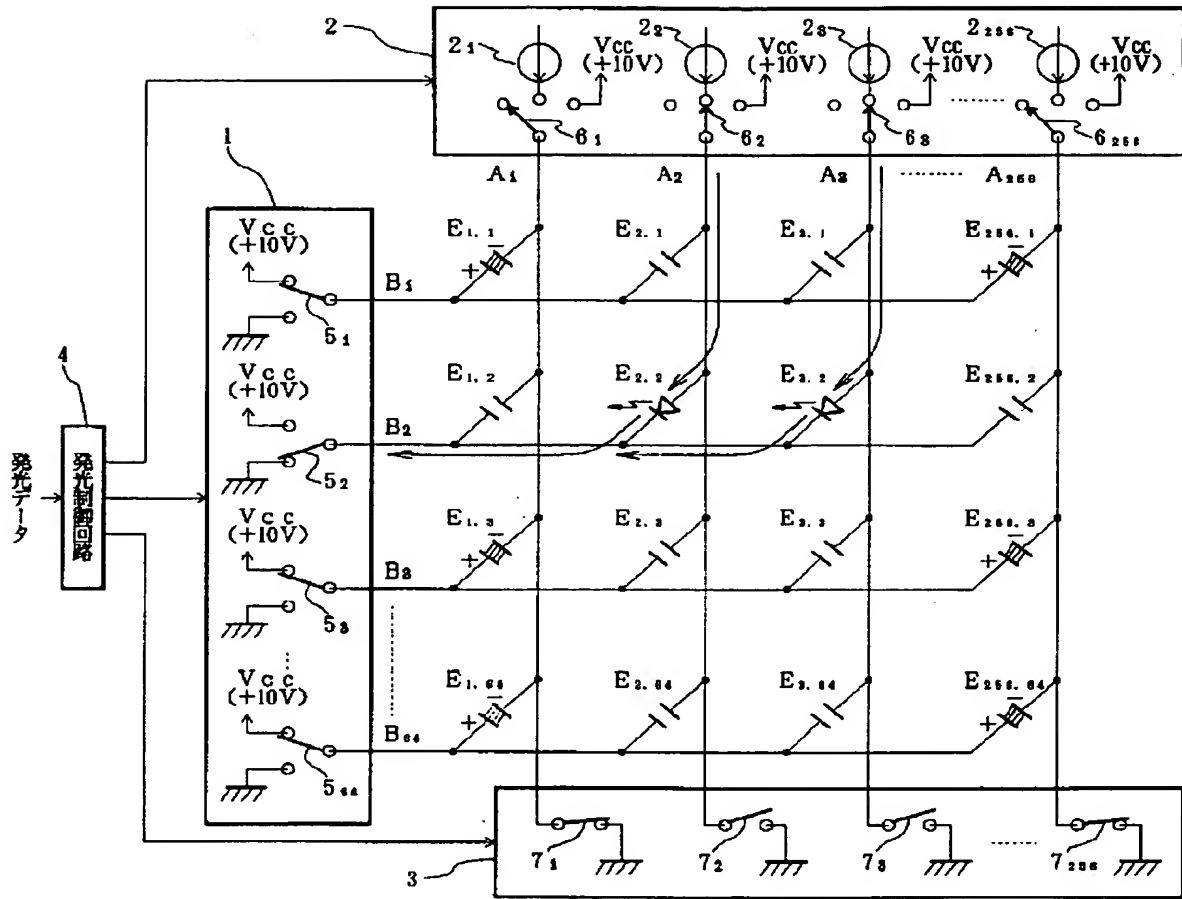
【図10】



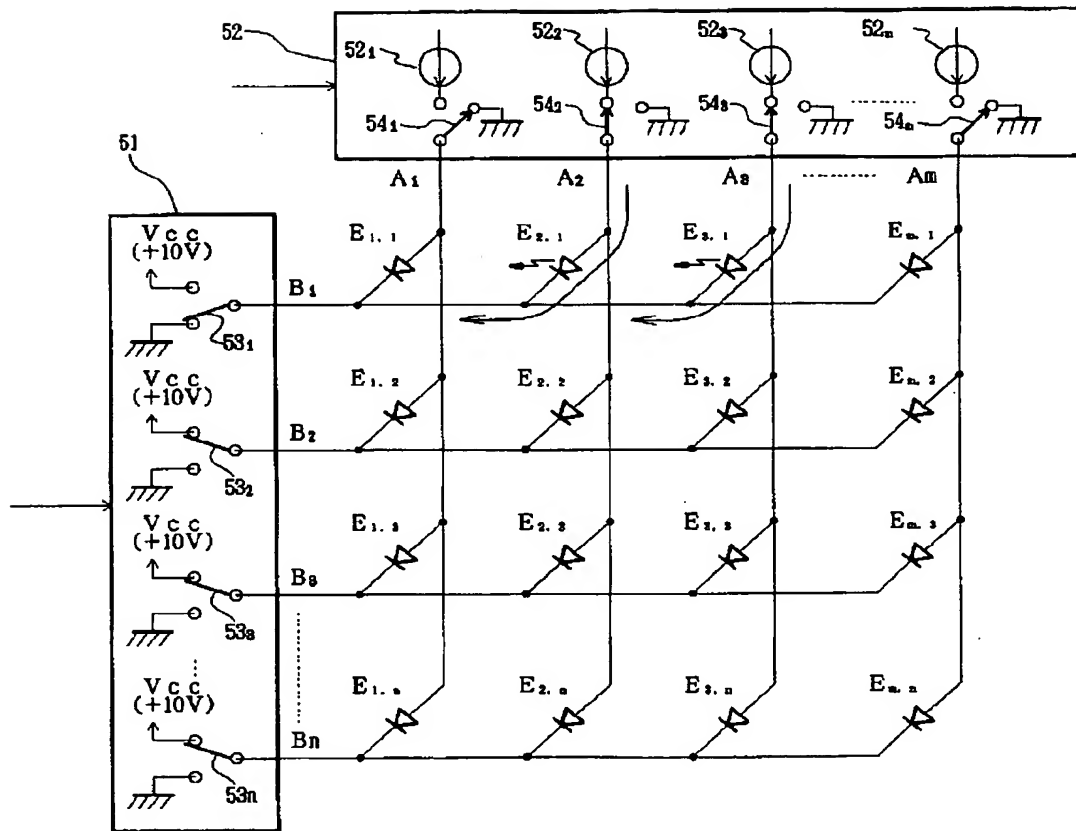
【図11】



【図12】



【図13】



【図15】

